



# Dipartimento di Ingegneria Elettronica

Università "Tor Vergata"  
URM2 - DIP - Partenza  
Tit./Cl.: VII/4  
Prot: 0001836/2018  
Data: ROMA 04/06/2018

**IL DIRETTORE**

**del Dipartimento di Ingegneria Elettronica**

**Vista** la legge 24 dicembre 1993 n. 537 e in particolare l'art. 5;

**Vista** la legge 18 giugno 2009 n. 69 e in particolare l'art. 32, relativo all'assolvimento, a decorrere dal 1° gennaio 2010, degli obblighi di pubblicità legale mediante pubblicazione sui siti informatici;

**Vista** la legge n. 240 del 30 dicembre 2010, recante "Norme in materia di organizzazione delle Università, di personale accademico e reclutamento, nonché delega al Governo per incentivare la qualità e l'efficienza del sistema universitario" ed in particolare l'art. 23;

**Visto** il Decreto Ministeriale del 21 luglio 2011 relativo al trattamento economico spettante ai contratti per attività di insegnamento e in particolare l'art. 1;

**Visto** il Decreto Legge n. 5 del 9 febbraio 2012 in vigore dal 13.2.2012, recante "Disposizioni urgenti in materia di semplificazione e di sviluppo" ed in particolare, in materia di Università, l'art. 49 di modificazione dell'art. 23 della legge 240/2010 co. 1;

**Visto** il "Regolamento per il conferimento degli incarichi di insegnamento" dell'Università degli Studi di Roma Tor Vergata, emanato con decreto rettorale n. 1700 del 31/07/2017, di attuazione della suddetta legge;

**Visto** il verbale del Consiglio di Dipartimento della seduta del 10 maggio 2018, con il quale viene deliberato di emanare un bando per l'attribuzione di un incarico di insegnamento per l'**A.A. 2018/2019**, a titolo retribuito, per un **importo lordo di € 2.055,00 €**.

## AVVISA

### ART.1 Oggetto e finalità

È indetta una procedura di selezione pubblica per titoli per il conferimento del seguente incarico di insegnamento, per l'anno accademico 2018/2019, da svolgersi presso la Macro-area di Ingegneria, mediante la stipula di un contratto di diritto privato a titolo oneroso:

INSEGNAMENTO	CORSO DI LAUREA	SSD	CFU totali	Ore frontali	Sem.	COMPENSO LORDO
Microwaves	ICT and Internet Engineering	ING/INF02	6	60	II	2.055,00 €

Dall'importo lordo di € 2.055,00 per il suddetto corso verranno detratte le ritenute poste dalla normativa vigente a carico del vincitore della sezione.



# Dipartimento di Ingegneria Elettronica

## **ART.2 Requisiti di ammissione**

Ai sensi di quanto disposto dall'art. 23 della legge 240/10 co. 1 così come modificato dall'art. 49 del D.L. n. 5/2012, possono partecipare alla selezione pubblica, di cui al presente avviso, esperti di alta qualificazione in possesso di un significativo curriculum scientifico o professionale.

Non possono partecipare alla selezione soggetti che abbiano un grado di parentela o di affinità, fino al quarto grado compreso, con un professore appartenente al Dipartimento o alla Struttura che effettua la chiamata ovvero con il Rettore, il Direttore generale o un componente del Consiglio di Amministrazione dell'Ateneo.

## **ART.3 Modalità di presentazione della domanda**

La domanda di partecipazione alla selezione deve essere indirizzata al Direttore del Dipartimento di Ingegneria Elettronica – Università degli Studi di Roma “Tor Vergata” Via del Politecnico, 1, 00133 Roma – e deve essere inviata al seguente indirizzo di posta elettronica:

**rosanna.gervasio@uniroma2.it**

I richiedenti dovranno indicare nella domanda (allegato B al bando) i seguenti dati e allegare copia di un documento di riconoscimento in corso di validità:

1. cognome e nome;
2. luogo e data di nascita;
3. codice fiscale;
4. residenza, recapito telefonico e indirizzo di posta elettronica;
5. ogni altro elemento ritenuto utile al fine di una eventuale comparazione tra più aspiranti.
6. di non trovarsi nella situazione di incompatibilità di cui all'ultimo capoverso dell'articolo 2.

Il Candidato dovrà, inoltre, allegare alla domanda il “modello informativo”, compilato e firmato per la parte di competenza (allegato al bando o reperibile presso il Dipartimento), necessario per gli adempimenti di legge previsti per la stipula di contratti di diritto privato.

## **ART.4 Titoli valutabili da allegare alla domanda:**

- curriculum vitae;
- elenco titoli (accademici, scientifici e professionali) e pubblicazioni;
- qualunque documentazione gli interessati riterranno utile ai fini della valutazione.



# Dipartimento di Ingegneria Elettronica

La documentazione comprovante i titoli posseduti può essere prodotta in fotocopia, unitamente ad una dichiarazione (allegato A) attestante la conformità della stessa all'originale.

## ART.5 Conferimento incarico

Al vincitore della selezione, il cui nominativo sarà pubblicato sul sito del Dipartimento [www.eln.uniroma2.it](http://www.eln.uniroma2.it), verrà conferito l'incarico di insegnamento con delibera del Consiglio di Dipartimento.

## ART.6 Trattamento dei dati

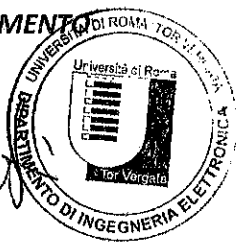
Ai sensi del D.Lgs. 196/2003 e successive modificazioni e del vigente Regolamento di Ateneo in materia, i dati personali forniti saranno oggetto di trattamento, da parte dell'Università, ai fini della presente selezione e potranno essere comunicati a terzi per l'adempimento di obblighi previsti da leggi o regolamenti.

## ART.7 Norme finali - rinvio

Per quanto non previsto dal presente avviso si rinvia al "Regolamento per il conferimento degli incarichi di insegnamento" citato in premessa, scaricabile dal sito internet di Ateneo all'indirizzo [www.uniroma2.it](http://www.uniroma2.it) → Statuto e Regolamenti → Regolamenti.

**IL DIRETTORE DEL DIPARTIMENTO**

Prof. Ernesto Limiti



**DATA DI PUBBLICAZIONE: 04/06/2018**

**TERMINE PER LA PRESENTAZIONE DELLE DOMANDE: 25/06/2018**